

## Karta opisu zajęć - Sylabus

Państwowa Wyższa Szkoła Techniczno-Ekonomiczna im. ks. Bronisława Markiewicza w Jarosławiu

### I. INFORMACJE PODSTAWOWE

Nazwa zajęć: <b>Technika cyfrowa z zastosowaniami</b>	Cykl kształcenia: 2022-2023	Data aktualizacji sylabusu: 01.10.2022
Nazwa kierunku studiów, poziom i profil kształcenia: Automatyka i Elektronika Praktyczna., studia pierwszego stopnia, profil praktyczny		
Język wykładowy: polski	Rodzaj zajęć: Zajęcia kształcenia kierunkowego	
Rok studiów: I	Semestr: I	
Liczba punktów ECTS przypisana zajęciom: 4	Koordynator zajęć Wołodimir Brygilewych, dr.nauk.techn., vbrygilewych@pwste.edu.pl	
Jednostka organizacyjna: <b>Instytut Inżynierii Technicznej</b>	Prowadzący zajęcia Wołodimir Brygilewych, dr.nauk.techn., vbrygilewych@pwste.edu.pl	

### FORMA PROWADZENIA ZAJĘĆ I LICZBA GODZIN

Ogólna liczba godzin zajęć dydaktycznych na studiach stacjonarnych i niestacjonarnych z podziałem na formy:

Studia stacjonarne		Studia niestacjonarne	
Wykład:	15	Wykład:	
Ćwiczenia:	15	Ćwiczenia:	
Laboratorium:		Laboratorium:	
Lektorat:		Lektorat:	
Projekt:		Projekt:	
Zajęcia praktyczne:	15	Zajęcia praktyczne:	
Seminarium:		Seminarium:	
Zajęcia terenowe:		Zajęcia terenowe:	
Praktyki:		Praktyki:	
Inna forma (jaka):		Inna forma (jaka):	
<b>RAZEM:</b>	<b>45</b>	<b>RAZEM:</b>	

### II. INFORMACJE SZCZEGÓŁOWE

<b>Wymagania wstępne i dodatkowe:</b>	
Wymagania wstępne w zakresie wiedzy, umiejętności oraz kompetencji społecznych (jeśli obowiązują): wymagania formalne: matematyka, logika WYMAGANIA WSTĘPNE: matematyka, podstawy matematyczne, logika matematyczna: rachunek zdań, rachunek zbiorów, kwantyfikatory, relacje i funkcje, algebra Boole'a UMIEJĘTNOŚCI: student potrafi samodzielnie zaprojektować układ kombinacyjny lub sekwencyjny KOMPETENCJI: student potrafi pracować w grupie oraz samodzielnie opracowywać informacje na wskazany temat, wykazuje twórczą postawę w stawianiu pytań i szukaniu na nie odpowiedzi.	
<b>Cel (cele) kształcenia dla zajęć:</b> Poznanie istoty arytmetyki komputerów, Zapoznanie się z działaniem bramek logicznych i układów cyfrowych Umiejętność projektowania układów cyfrowych: kombinacyjnych, sekwencyjnych	
<b>Efekty uczenia się określone dla zajęć</b>	
Efekty uczenia się określone dla zajęć w kategorii wiedza, umiejętności oraz kompetencje społeczne oraz metody weryfikacji efektów uczenia się	
<b>UWAGA:</b> Dzielimy efekty uczenia się określone dla zajęć na kategorie wiedzy, umiejętności i kompetencji społecznych. Określone dla zajęć efekty uczenia się nie muszą obejmować wszystkich trzech kategorii i zależą od formy zajęć.	
Symbol efektów uczenia się określonego dla zajęć*	Po zakończeniu zajęć i potwierdzeniu osiągnięcia efektów uczenia się, student w kategorii:
<b>Wiedzy - zna i rozumie</b>	
M_01	Student posiada wiedzę w zakresie matematyki - obejmującą analizę matematyczną, algebrę, matematykę dyskretną, metody probabilistyczne, statystykę i metody numeryczne - przydatne do formułowania i rozwiązywania informatycznych problemów inżynierskich.
M_02	Student posiada wiedzę w zakresie fizyki obejmującą podstawy nowoczesnych technologii i urządzeń, a także komputerów.
M_03	Student posiada wiedzę w zakresie organizacji i architektury systemu komputerowego oraz oprogramowania komputerów i systemów mikroprocesorowych, budowy, działania i parametrów ich podzespołów, interfejsów wejścia-wyjścia oraz urządzeń peryferyjnych.
<b>Umiejętności - potrafi</b>	
M_04	Student posiada umiejętności pracy indywidualnej i w zespole. Student umie oszacować czas potrzebny na realizację konkretnego zadania; potrafi opracować i zrealizować harmonogram prac.
M_05	Student posiada umiejętności opracowania dokumentacji dotyczącej realizacji zadania inżynierskiego i przygotowania raportu zawierającego omówienie wyników, oraz przygotowania i przedstawienia prezentacji poświęconej wynikom realizacji problemu inżynierskiego.
<b>Kompetencji społecznych - jest gotów do</b>	
M_06	Student/Absolwent potrafi korzystać z wiedzy w sposób kreatywny, ma świadomość ważności i rozumie pozatechniczne aspekty i skutki działalności zawodowej, w tym wpływ na środowisko naturalne i związaną z tym odpowiedzialność za podejmowane decyzje.

M_07	Student ma świadomość odpowiedzialności za pracę własną oraz gotowość podporządkowania się zasadom pracy w zespole i ponoszenia odpowiedzialności za wspólnie realizowane zadania, Absolwent ma świadomość ważności roli społecznej absolwenta uczelni technicznej, a zwłaszcza rozumie potrzebę formułowania i przekazywania społeczeństwu informacji i opinii dotyczących osiągnięć techniki i ich wpływu na poprawę jakości życia społeczeństwa.			
<b>TREŚCI PROGRAMOWE I ICH ODNIESIENIE DO EFEKTÓW UCZENIA SIĘ OKREŚLONYCH DLA ZAJĘĆ</b>				
Treści programowe (uszczegółowione, zaprezentowane z podziałem na poszczególne formy zajęć, tj. wykład, ćwiczenia, laboratoria, projekty, seminaria i inne):				
Symbol treści programowych	Opis treści programowych	Forma zajęć	Liczba godzin	Odniesienie do efektów uczenia się określonych dla zajęć
		<b>wykład</b>		
TP-01	Pozycyjne systemy liczbowe, kody liczbowe. stawowe pojęcia algebry Boole'a (aksjomaty, synteza i minimalizacja funkcji).		2	M_01, M_03, M_04, M_05, M_06
TP-02	Funkcje logiczne i sposoby ich zapisu. Bramki logiczne.		2	M_01, M_02, M_04, M_05
TP-03	Synteza układów kombinacyjnych. Metody minimalizacji wyrażeń logicznych. Realizacja układów kombinacyjnych z wykorzystaniem funkcyj logicznych.		3	M_01, M_03, M_04, M_05, M_06
TP-04	Analiza układów kombinacyjnych: dekodery, mulypleksery, sumatory, komparatory.		2	M_01, M_02, M_04, M_05, M_06
TP-05	Analiza układów sekwencyjnych: przerzutniki, rejestry i liczniki.		2	M_01, M_03, M_04, M_05,
TP-06	Synteza układów sekwencyjnych asynchronicznych, synchronicznych.		3	M_01, M_03, M_04, M_05, M_06
TP-07	Układy programowalne PLD.		2	M_01, M_02, M_04, M_05,
		<b>Ćwiczenia</b>		
TP-08	Systemy cyfrowe i zapis informacji (reprezentacja liczb w systemie cyfrowym – liczby dwójkowe, szesnastkowe i ósemkowe. Konwersja liczb.)		2	M_01, M_02, M_04, M_05, M_06, M_07,
TP-09	Synteza Układów kombinacyjnych: Realizacja podstawowych funkcji logicznych (NOT, AND, OR, NAND, NOR, EXOR, EXNOR) Prawa Boole'a: przemienności, łączności, rozdzielności, absorpcja. Prawa De Morgan'a. Minimalizacja wyrażeń i funkcji boolowskich - metoda Karnaugh'a.		8	M_01, M_03, M_04, M_05, M_06, M_07,
TP-10	Synteza układów sekwencyjnych: Przerzutniki S-R i J-K. Liczniki : synchroniczne i asynchroniczne (liczniki z przerzutnikami J-K, Liczniki z przerzutnikami typu D)		5	M_01, M_03, M_04, M_05, M_06, M_07,

		zajęcia praktyczne		
TP-11	Badanie bramki TTL, CMOS, Wybrane układy z wykorzystaniem bramek		3	M_01, M_02, M_04, M_05, M_06, M_07,
TP-12	Badanie przerzutników (typy, funkcje, działanie, parametry czasowe), rejestrów, liczników		4	M_01, M_03, M_04, M_05, M_06, M_07,
TP-13	Tworzenie przy pomocy układu programowanego wybranego podzespołu kombinacyjnego		4	M_01, M_03, M_04, M_05, M_06, M_07,
TP-14	Tworzenie przy pomocy układu programowanego wybranego podzespołu sekwencyjnego		4	M_01, M_03, M_04, M_05, M_06, M_07,
<b>ZALECANA LITERATURA (w tym pozycje w języku obcym)</b>				
<b>Literatura podstawowa</b> (powinna być dostępna dla studenta w uczelnianej bibliotece):				
1. Skorupski A., Podstawy techniki cyfrowej, WKiŁ, Warszawa, 2004				
2. Elementy techniki cyfrowej / Marek Aleksander, Wiesław Borys. - Nowy Sącz : Państwowa Wyższa Szkoła Zawodowa w Nowym Sączu, 2002.				
3. Podstawy elektroniki cyfrowej / Józef Kalisz. - Wyd. 4 zm. - Warszawa : Wydawnictwa Komunikacji i Łączności, 2002.				
4. Wirtualne laboratorium podstaw techniki cyfrowej / Wiesław Tłaczała. - Warszawa : Oficyna Wydawnicza Politechniki Warszawskiej, 2008				
<b>Literatura uzupełniająca:</b>				
1.. Łuba T., Komputerowe projektowanie układów cyfrowych, WKŁ Warszawa 2000				
2. Lesicka-Frączek J., Synteza układów cyfrowych, Wydawnictwo Politechniki Poznańskiej, Poznań 2000				
3. Morris M.M., Kime C.R., Podstawy projektowania układów logicznych i komputerów. WNT, Warszawa 2007				
<b>III. INFORMACJE DODATKOWE</b>				
<b>Odniesienie efektów uczenia się określonych dla zajęć i treści programowych do form zajęć i metod oceniania</b>				
Symbol efektu uczenia się określonego dla zajęć	Symbol treści programowych realizowanych w trakcie zajęć	Formy zajęć i metody dydaktyczne prowadzenia zajęć umożliwiające osiągnięcie założonych efektów uczenia się *	Metody weryfikacji osiągnięcia efektów uczenia się przypisanych do zajęć #	
	<b>Wiedza</b>	wykład		
M_01	TP_01, TP_02, TP_03, TP_04, TP_05, TP_06, TP_07, TP_08, TP_09, TP_10, TP_11,	Wykład i zajęcia praktyczne – prezentacja, wykład z dyskusją, realizacja praktycznych układów elektronicznych	Krótki sprawdzian pisemny przed każdymi zajęciami praktycznymi (z poprzednich zajęć)	
M_02	TP_02, TP_04, TP_08, TP_09,	Wykład i zajęcia praktyczne – prezentacja, wykład z dyskusją, realizacja praktycznych układów elektronicznych,	Krótki sprawdzian pisemny przed każdymi zajęciami praktycznymi (z poprzednich zajęć)	

M_03	TP_01, TP_03, TP_05, TP_06, TP_07, TP_10, TP_11,	Wykład i zajęcia praktyczne – prezentacja, wykład z dyskusją, realizacja praktycznych układów elektronicznych,	Krótki sprawdzian pisemny przed każdymi zajęciami praktycznymi (z poprzednich zajęć)
	<b>Umiejętności</b>	ćwiczenia, laboratorium, projekt, zajęcia praktyczne	
M_04	TP_01, TP_02, TP_03, TP_04, TP_05, TP_06, TP_07, TP_08, TP_09, TP_10, TP_11,	Wykład i zajęcia praktyczne – prezentacja, wykład z dyskusją, realizacja praktycznych układów elektronicznych,	Krótki sprawdzian pisemny przed każdymi zajęciami praktycznymi (z poprzednich zajęć)
M_05	TP_01, TP_02, TP_03, TP_04, TP_05, TP_06, TP_07, TP_08, TP_09, TP_10, TP_11,	Wykład z dyskusją, projekt i jego grupowa dyskusja	Krótki sprawdzian pisemny przed każdymi zajęciami praktycznymi (z poprzednich zajęć)
	<b>Kompetencje społeczne</b>	ćwiczenia, laboratorium, projekt, zajęcia praktyczne	
M_06	TP_01, TP_02, TP_03, TP_04, TP_05, TP_06, TP_07, TP_08, TP_09, TP_10, TP_11,	Wykład i zajęcia praktyczne – prezentacja, wykład z dyskusją, realizacja praktycznych układów elektronicznych,	Analiza wyników nauczania w zakresie wiedzy i umiejętności studentów
M_07	TP_09, TP_10, TP_11	Wykład z dyskusją, projekt i jego grupowa dyskusja	Obserwacja zachowań studentów podczas realizacji ćwiczeń praktycznych
<p><b>Metody weryfikacji osiągnięcia efektów uczenia się określonych dla zajęć, powinny być zróżnicowane w zależności od kategorii, tj. inne dla kategorii wiedza i inne dla kategorii umiejętności i kompetencje społeczne.</b></p> <p>Dla wykładu: * np. wykład podający, wykład problemowy, ćwiczenia oparte na wykorzystaniu różnych źródeł wiedzy # np. egzamin ustny, test, prezentacja, projekt</p> <p>Zaleca się podanie przykładowych zadań (pytań) służących weryfikacji osiągnięcia efektów uczenia się określonych dla zajęć.</p>			
<b>BILANS PUNKTÓW ECTS</b>			
<b>OBCIĄŻENIE PRACĄ STUDENTA (godziny)</b>			
Forma aktywności		Liczba godzin *	
Godziny zajęć (według harmonogramu) z nauczycielem akademickim lub inną osobą prowadzącą zajęcia		45	
Praca własna studenta		30	
<b>SUMA GODZIN:</b>		75	
<b>OBCIĄŻENIE PRACĄ STUDENTA (punkty ECTS)</b>			
		Liczba punktów ECTS	
SUMARYCZNA LICZBA PUNKTÓW ECTS PRZYPISANYCH DO ZAJĘĆ	Praca studenta wymagająca bezpośredniego kontaktu z nauczycielem akademickim lub inną osobą prowadzącą zajęcia	Ogółem: 4	3
	Praca własna studenta		1

\* godziny lekcyjne, czyli 1 godz. oznacza 45 min;

### OPIS PRACY WŁASNJE STUDENTA:

Praca własna studenta musi być precyzyjnie opisana, uwzględniając charakter praktyczny zajęć. Należy podać symbol efektu uczenia się, którego praca własna dotyczy oraz metody weryfikacji efektów uczenia się stosowane w ramach pracy własnej.

Przykładowe formy aktywności: (1) przygotowanie do zajęć, (2) opracowanie wyników, (3) czytanie wskazanej literatury, (4) napisanie raportu z zajęć, (5) przygotowanie do egzaminu, opracowanie projektu.

- przygotowanie do zajęć,
- opracowanie wyników laboratorium,
- czytanie wskazanej literatury

### KRYTERIA OCENIANIA

Ocena kształtująca:

Ocena podsumowująca:

Na ocenę dostateczną student ma wiedzę i potrafi samodzielnie zmontować prosty obwód elektryczny oraz przeprowadzić podstawowe pomiary napięcia i prądu. Na ocenę dobrą student ma wiedzę w zakresie metrologii, metod pomiaru i ekstrakcji podstawowych wielkości opisujących układy elektroniczne, metod obliczeniowych i narzędzi informatycznych niezbędnych do analizy i przeprowadzania symulacji. Potrafi samodzielnie zmontować złożony obwód elektryczny oraz przeprowadzić podstawowe pomiary napięcia i prądu.

Na ocenę bardzo dobrą student ma wiedzę i rozumie podstawy metodyki projektowania analogowych i cyfrowych układów elektronicznych. Student potrafi przeprowadzić analizę działania analogowych i cyfrowych układów oraz systemów elektronicznych, a także podstawowych zjawisk fizycznych w nich zachodzących, zna zasady działania tych układów.

### INFORMACJA O PRZEWIDYWANEJ MOŻLIWOŚCI WYKORZYSTANIA B-LEARNINGU

### INFORMACJA O PRZEWIDYWANEJ MOŻLIWOŚCI WYKORZYSTANIA E-LEARNINGU



...01.10.2022.....

(data, podpis Koordynatora  
odpowiedzialnego za zajęcia)

.....

(data, podpis Dyrektora Instytutu/  
Kierownika Jednostki Międzyinstytutowej)

.....

(data, podpis Kierownika Zakładu)

*Uwaga:*

*Karta opisu zajęć (sylabus) musi być dostępna dla studenta.*